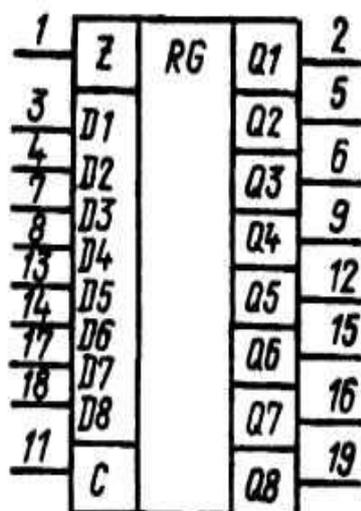


# КР531ИР23

Микросхема представляет собой восьмиразрядный регистр на триггерах с защелкой с тремя состояниями на выходе (динамический вход синхронизации). Содержит 366 интегральных элементов. Корпус типа 2140Ю.20-1, масса не более 4 г.



Условное графическое обозначение КР531ИР23

Назначение выводов: 1 - вход Z; 2 - выход Q1; 3 - вход D1; 4 - вход D2; 5 - выход Q2; 6 - выход Q3; 7 - вход D3; 8 - вход D4; 9 - выход Q4; 10 - общий; 11 - вход C; 12 - выход Q5; 13 - вход D5; 14 - вход D6; 15 - выход Q6; 16 - выход Q7; 17 - вход D7; 18 - вход D8; 19 - выход Q8; 20 - напряжение питания.

Таблица истинности

Вход			Выход
Z	C	D	Q
0	┌	1	1
0	└	0	0
0	0	X	Q*
1	X	X	Z

Примечание: X — любое состояние («1» или «0»); ┌ — передний фронт импульса синхронизации; \* — хранение состояния триггера; Z — высокоимпедансное состояние.

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,5 В
Выходное напряжение высокого уровня .....	≥ 2,4 В
Ток потребления.....	≤ 140 мА
Входной ток низкого уровня .....	≤   -250  мкА
Входной ток высокого уровня .....	≤ 50 мкА
Входной ток низкого уровня в состоянии высокого импеданса .....	≤   -50  мкА
Время задержки распространения сигнала при включении по входу С:	
- при включении .....	≤ 19 нс
- при выключении .....	≤ 17 нс
Время задержки распространения сигнала при переходе из состояния высокого уровня в третье состояние .....	≤ 19 нс
Время задержки распространения сигнала при переходе из третьего состояния в состояние высокого уровня .....	≤ 17 нс
Время задержки распространения сигнала при переходе из состояния низкого уровня в третье состояние .....	≤ 19 нс
Время задержки распространения сигнала при переходе из третьего состояния в состояние низкого уровня .....	≤ 20 нс