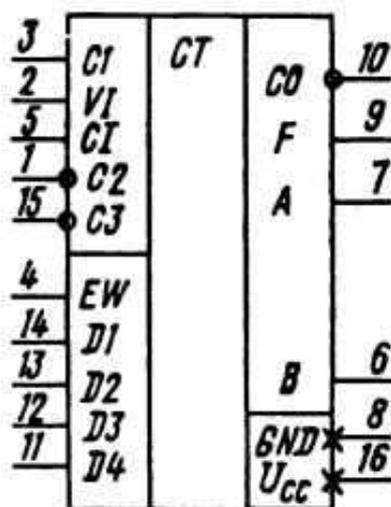


К589ХЛ4

Микросхема представляет собой многофункциональное синхронизирующее устройство и предназначена для деления частоты с переменным коэффициентом деления, формирования переменного пакета импульсов, формирования импульсов переменной длительности, формирования импульсов дискретной линии задержки. В состав ИС входят программируемый делитель частоты и специальные схемы формирователей. Содержит 533 интегральных элемента. Корпус типа 238.16-2, масса не более 1,5г.



Условное графическое обозначение К589ХЛ4

Назначение выводов: 1, 15 - входы синхронизирующих переносов; 2 - вход формирования длительности импульса; 3 - вход синхронизации; 4 - вход разрешения записи; 5 - вход переноса; 6 - выход формирования длительности импульса; 7 - выход формирования пакета импульсов; 8 - общий; 9 - выход делителя; 10 - выход переноса; 11... 4 - входы предустановки информационные; 16 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,4 В
Ток потребления	≤ 95 мА
Ток короткого замыкания	≤ -60 мА
Входной ток низкого уровня:	
- по входам 3, 14	≤ -0,75 мА
- по входу 1	≤ -0,25 мА

- по остальным входам ≤ $|-0,5|$ мА

Входной ток высокого уровня:

- по входам 3, 14 ≤ 0,12 мА
- по входу 1 ≤ 0,04 мА

Время задержки распространения при включении:

- от входа 3 до выхода 10 ≤ 40 нс
- от входа 3 до выхода 6 ≤ 60 нс
- от входа 5 до выхода 6 ≤ 30 нс

Время задержки распространения при выключении:

- от входа 3 до выхода 10 ≤ 50 нс
- от входа 3 до выхода 6 ≤ 20 нс

Время задержки распространения:

- от входа 3 до выходов 9, 7 ≤ 40 нс
- от входа 15 до выхода 10 ≤ 20 нс
- от входа 15 до выхода 9 ≤ 30 нс

Частота синхронизации ≤ 10 МГц